udemy

Số giấy chứng nhận: UC-fcab0d64-b698-4db4-84b6-c2fbbaf3b0ab
URL giấy chứng nhận: ude.my/UC-fcab0d64-b698-4db4-84b6-c2fbbaf3b0ab
Số tham chiếu: 0004

GIẤY CHỨNG NHẬN HOÀN THÀNH

Building a Processor with Verilog HDL from Scratch

Giảng viên **Kumar Khandagle**

Nguyễn Vũ

Ngày **Ngày 19 tháng 4 năm 2026**
Thời lượng **Tổng số 3 giờ**