udemy

Số giấy chứng nhận: UC-d71daa47-eb56-4663-97bb-3de3b9b305bd
URL giấy chứng nhận: ude.my/UC-d71daa47-eb56-4663-97bb-3de3b9b305bd
Số tham chiếu: 0004

GIẤY CHỨNG NHẬN HOÀN THÀNH

Introduction to VHDL for FPGA and ASIC design

Giảng viên **Scott Dickson**

Nguyễn Vũ

Ngày **Ngày 19 tháng 4 năm 2026**
Thời lượng **Tổng số 9.5 giờ**