udemy

Số giấy chứng nhận: UC-d25abb35-b397-426a-915d-68f47bafd849
URL giấy chứng nhận: ude.my/UC-d25abb35-b397-426a-915d-68f47bafd849
Số tham chiếu: 0004

GIẤY CHỨNG NHẬN HOÀN THÀNH

Verilog HDL: VLSI Hardware Design Comprehensive Masterclass

Giảng viên **Shepherd Tutorials**

Nguyễn Vũ

Ngày **Ngày 19 tháng 4 năm 2026**
Thời lượng **Tổng số 12.5 giờ**