udemy

Số giấy chứng nhận: UC-c84684bf-8953-4308-a638-98b5d4076381
URL giấy chứng nhận: ude.my/UC-c84684bf-8953-4308-a638-98b5d4076381
Số tham chiếu: 0004

GIẤY CHỨNG NHẬN HOÀN THÀNH

Verilog HDL Fundamentals for Digital Design and Verification

Giảng viên **Ovidiu Plugariu**

Nguyễn Vũ

Ngày **Ngày 05 tháng 10 năm 2025**
Thời lượng **Tổng số 5.5 giờ**