udemy

Số giấy chứng nhận: UC-828daaa6-b7cb-41c4-a7c0-699e33b63cdc
URL giấy chứng nhận: ude.my/UC-828daaa6-b7cb-41c4-a7c0-699e33b63cdc
Số tham chiếu: 0004

GIẤY CHỨNG NHẬN HOÀN THÀNH

# Learn FPGA Design With VHDL (Intel/Altera)

Giảng viên **L Athukorala, Sriranee Athukorala**

## Nguyễn Vũ

Ngày **Ngày 19 tháng 4 năm 2026**
Thời lượng **Tổng số 25.5 giờ**