udemy

Số giấy chứng nhận: UC-164fe97a-d738-4dfa-9177-23d1a117e297
URL giấy chứng nhận: ude.my/UC-164fe97a-d738-4dfa-9177-23d1a117e297
Số tham chiếu: 0004

GIẤY CHỨNG NHẬN HOÀN THÀNH

Verilog for an FPGA Engineer with Xilinx Vivado Design Suite

Giảng viên **Kumar Khandagle**

Nguyễn Vũ

Ngày **Ngày 19 tháng 4 năm 2026**
Thời lượng **Tổng số 16.5 giờ**